

Digital Alliance 數位聯盟夥伴峰會

2022高速介面技術前瞻線上論壇

SiPh | 1.6TE | PCIe 6.0 | USB 4.0 | DisplayPort 2.1

2022/3/17 (四) 14:00-16:30

GRL × Tektronix × TELEDYNE LECROY
Everywhere you look

元宇宙橫空出世，全人類即將進入 3D 虛擬世界。高速介面積極更新規範、提升速率，以滿足大幅增加的傳輸流量需求。Ethernet 矽光子 1.6TE 與 PCIe 5.0/ 6.0 規範搭配，大幅提升資料中心網路流量與資料處理速度；USB4 與 DP 2.1 亦提升高清影音與3D虛擬體驗，各高速 I/O 規範相互搭配，齊心打造元宇宙。

本次由 Anritsu 安立知主辦的【2022 高速介面技術前瞻線上論壇】，再度邀集了 Granite River Labs (技流創新有限公司)、Tektronix (太克科技股份有限公司)，以及 Teledyne LeCroy (特勵達科技股份有限公司) 等數位聯盟夥伴共同與會，分析市場趨勢並介紹高速傳輸 I/O 最新規範，會中將針對其規格與未來的測試挑戰進行介紹，深入剖析高速訊號在時域及頻域所將面臨的訊號完整性問題。

活動資訊

時間：2022/03/17 (週四) 14:00

參加方式：免費線上活動，敬請預先報名

立即報名

活動議程

| | | |
|---------------|---|---|
| 14:00 ~ 14:10 | 線上報到 & 開場介紹 | Susan Hong EETimes & EDN Taiwan 編輯 |
| 14:10 ~ 14:30 | Beyond 1.6Terabit Optical Communication Design and Test for Data Center | Robert Chen 陳柏戎 資深應用工程師 Anritsu |
| 14:30 ~ 15:00 | Data Central PCIe Interface Electrical Validation | Jacky Huang 黃芳川 技術經理 Tektronix |
| 15:00 ~ 15:30 | USB Type-C Technologies (USB4 & DP2.x) PHY Compliance and Debug | Leon Lin 林賢鎰 技術經理 Teledyne LeCroy |
| 15:30 ~ 16:00 | DP 2.1 & LRD Active Cable CTS Overview & Test Solution Introduction | Sophie Lee 李炫娥 資深技術工程師 Caspar Lin 林志徽 技術經理 Granite River Labs |
| 16:00 ~ 16:20 | Electrical Receive Validation for High-Speed Bus Design | Arvin Wang 王榆淙 技術經理 Anritsu |
| 16:20 ~ 16:30 | Q&A / 問卷填寫 | |